This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.



INFORMATION RECORDER

Patent number:

JP2173972

Publication date:

1990-07-05

Inventor:

YOKOTA MASAFUMI; others: 01

Applicant:

TOSHIBA CORP

Classification:

- international:

G11B20/10; G11B7/00; G11B20/12

- european:

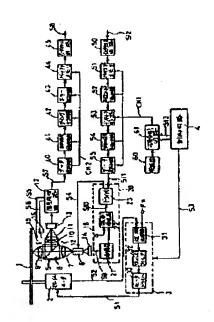
Application number:

JP19880327573 19881227

Priority number(s):

Abstract of JP2173972

PURPOSE: To stably record information on the outer peripheral part of an optical disk by changing the timing of a transfer clock to increase the recording capacity in comparison with the recording system based on the CAV (constant angular velocity) system and to shorten the access time in comparison with the CLV (constant linear velocity) system. CONSTITUTION: A second control means 4 is provided which sets the change rate to about 1% to change the timing of the transfer clock, which is generated from a first control means 61, to plural steps so that the capacity of information which can be recorded on a second recording track of an optical disk 1 is larger than that on a first recording track and the line density of information recorded on the second recording track is lower than that on the first recording track. Thus, the recording capacity is increased in comparison with the recording system based on the CAV system, and the access time is shortened in comparison with the CLV system, and information is stably recorded on the outer peripheral part of the optical disk.



Data supplied from the esp@cenet database - Worldwide

⑩日本国特許庁(JP)

(1) 特許出願公開

平2-173972 ◎公開特許公報(A)

Sint, Cl. ⁵

識別記号

庁内整理番号

母公開 平成2年(1990)7月5日

G 11 B 20/10 7/00 20/12

7923-5D 3 1 1 Q

7520-5D 8524--5D

審査請求 未請求 請求項の数 1 (全9頁)

情報記録装置 60発明の名称。

> 顧 昭63-327573 ②特

昭63(1988)12月27日 22出

Ħ 伊発 明 者

史

久

神奈川県川崎市幸区柳町70 株式会社東芝柳町工場内

丸 明 者 @発

神奈川県川崎市幸区柳町70 株式会社東芝柳町工場内

株式会社東芝 の出

神奈川県川崎市幸区堀川町72番地

弁理士 則近 责佑 21M

外1名

1. 発明の名称

情報記錄袋號

2. 特許請求の範囲

第1の記録トラックとこの第1の記録トラッ クより外周側に配置されている第2の配録トラッ クとを有する光ティスクを略一定速度で回転させ る何転手段と、

この回転手段により一定速度で回転されている 光ティスクの記録トラックに光ピームを照射して 記録ピットを形成する記録手段と、

この記録手段に所定のタイミングの転送クロッ クを供給することにより、前紀紀録手段から照射 される光ピームの風射タイミングを制御する第1 の制御手段と、

前記光ディスクの第2の記録トラックに記録で きる情報の容量が前記第1の記録トラックに記録 できる情報の記録容量と比較して実質的に大とな り、かつ前記第2の記録トラックに記録した情報 の稼密度が前記第1の記録トラックに記録した情 報の魏密度と比較して実質的に小となるように前 記第1の制御手段から発生される転送クロックの タイミングを複数の階段状に変化率を約1%程度 に設定して変化させる第2の制御手段と、

を具備したことを特徴する情報記録装置。

3. 発明の詳細な説明

[発明の目的]

(産業上の利用分野)

本発明は、例えば光学的に情報の記録を行な う情報記録装置に関する。

(従来の技術)

従来、例えば追記記録型又は消去可能型の光 ディスク等の記録媒体に対して情報を記録又は再 生する光ディスク装置等の情報記録再生装置にお いては、光ディスクの半径方向にリニアモータに よって直線移動する光学ヘッドにより光を照射し、 情報の記録又は再生が行なわれるようになってい

このような光ディスク装置においては、一般に、 情報の記録及び再生の安定化、さらにはアクセス

時間の短縮化のために、光ディスクの回転数を一定としたCAV方式(Constant Angular Velocity方式)の記録方式が採用されている。このCAV方式の場合、記録あるいは再生クロック、すなわち情報の復調及び変調の周波数は一定である。従って、光ディスクの外知側にいくに従って情報の記録密度が低下する。

そこで、光ディスクの回転数を一定に保ち、記 録及び再生の既のデータの転送周波数を変動させ て、光ディスク上の線密度を一定とする線密度一

る光ディスクを略一定速度で回転させる回転手段 と、この回転手段により一定速度で回転されてい る光ディスクの記録トラックに光ピームを服射し て記録ピットを形成する記録手段と、この記録手 及に所定のタイミングの転送クロックを供給する ことにより、記録手段から風射される光ピームの 照射タイミングを制御する第1の制御手段と、光 ディスクの第2の記録トラック に記録できる情報 の容益が第1の記録トラックに記録できる情報の 記録容量と比較して実質的に大となり、かつ第2 の記録トラックに記録した情報の線密度が第1の 記録トラックに記録した情報の練密度と比較して 実質的に小となるように 郷1の制御手段から発生 される転送クロックのタイミングを複数の階段状 に変化率を約1%程度に設定して変化させる第2 の制御手段とを具備した情報配録装置を提供する ことにある。

(作用)

本発明は、光ディスクの外周側に配置されて いる記録トラックの記録容益を内周側に配置され 定方式を採用するものが開発されている。

(発明が解決しようとする課題)

しかしながら、従来のCAV方式及びCLV方式の各々の記録方式の欠点を解消する記録方式である線密度一定の記録方式においては、光ディスクの外周側にいくに従い、転送周波数を高くする必要があり、データの記録条件が厳しくなるものである。

本発明は上記欠点を解消するためになされたもので、CAV方式による記録方式より記録方式と登り記録方式というできる記録方式というできる記録方式を提用した情報記録装置を提供することを目的とする。

[発明の構成]

(発明を解決するための手段)

本発明は上記目的を達成するために、第1の記録トラックとこの第1の記録トラックより外別 観に配置されている第2の記録トラックとを有す

ている記録トラックの記録より実質的に大となるようするが、稼密度は実質的に小となるようにした。そのため、CAV方式による記録方式よりで発を大きくし、また、CLV方式による記録方式よりアクセス時間を十分早くすることができ、しかも光ディスクの外員部分での記録を安定に行なうことができる。

(実施例)

以下、本発明の一実施例について図面を参照 して説明する。

第1図は本発明に係わる情報記録装置としての 光ディスク装置の概略構成を示すものである。 すなわち、光ディスク1は、例えばテルルあるいは ピスマス等の金属被膜層がドーナツ形にコーティ ングされてなるものである。

この光ディスク1は、スピンドルモータ2に 装 語され、所定回転数で回転されるようになってい る。このスピンドルモータ2は、スピンドルモー 夕制毎回路3から出力される制御信号S1により 回転の始動、停止等の制御が成されるようになっ ている。

スピンドルモータ制御回路3は、図示しない周 波数発展器から出力される基準周波数Fsと、ス ピンドルモータ2から出力されその回転数に応じ た回転パルス信号S2とを入力して移送比較を行 なう位相比較器31と、この位相比較器31の出 力信号の高周波成分を除去するローパスフィルタ 32と、このローパスフィルタ32の出力信号を 塩幅してスピンドルモータ2を回転駆動するモー タドライバ33とにより構成されている。そして、 制御回路 4 からの制御信号 S 3 に従って、基準周 波数Fsに正確に同期した制御信号SIを出力す るものである。 この制御信号S1により、スピン ドルモータ2は正確に一定回転数で回転するよう。 になっている。

制加回路(判断手段、制御手段)4は、例えば マイクロコンピュータ等により構成され、スピン ドルモータ2の回転制御の他、後述する種々の制 御を行うものである。

光ディスク1の下面側には、光学ヘッド5(紀

ザ発展器6から発生された発散性のレーザ光は、 コリメータレンズフによって平行光束に変換され てピームスプリッタ8に導かれる。このピームス プリッタ8に導かれたレーザ光は、このピームス プリッタ8を透過して対物レンズ9に入射され、 この対物レンズ9によって光ディスク1に向けて 集束される。

対物レンズ9は、レンズ駆動機構としてのレン ズアクチェータ15により、その光輪方向に移動 可能に支持されている。そして、この対物レンズ 9は、信号処理回路17内部のフォーカスサーボ 回路 (図示しない) からのフォーカスサーポ信号 S5によって、その光輪方向へ移動されてフォー カスサーボが成され、対物レンズ9は合焦点状態 となる。そのため、対物レンズ9を過った集束性 のレーザ光の最小ピームスポットが、光ディスク 1の記録膜上に形成される。また、この対物レン ズ9は、レンズアクチェータ16により、光軸と 直交する方向に移動可能になっており、信号処理

経手段)が配置されている。この光学ヘッド与は、 光ディスク1に対して情報の記録あるいは再生を 行なうためのもので、半導体レーザ発展器6、コ リメータレンズ7、ピームスプリッタ8、対物レ ンズ9、シリンドリカルレンズ10と凸レンズ1 1とから成る周知の非点収急光学系12及び光线 出器13により構成されている。また、半郡体レ ーザ発振器6の近傍には、光検出器14が配置さ れている。この光学ヘッド5は、例えばリニアモ ータ等によって構成される移動機構(図示しない) により光ディスク1の半径方向に移動可能であり、 制御回路4からの指示に応じて、情報の記録又は 再生の行う光ディスク1上の目標トラックへ移動 されるようになっている。

半導体レーザ発展器6は、光出力制御回路20 からのドライブ信号S4に応じた発散性のレーザ 光を発生するもので、光ディスク1に情報を記録 する際は、記録すべき情報に応じて光弦度が変調 されたレーザ光を発生し、光ディスク1から情報 を再生する際には、一定の光強度を有するレーザ

光を発生するようになっている。この半導体レー . 回路17内部のトラッキングサーボ回路(図示し ない)からのトラッキングサーポ信号S6により、 対物レンズ9が光軸と直交する方向へ移動される ようになっている。そして、対物レンズ9を通っ た塩東性のレーザ光が、光ディスク1の記録験上 に形成された記録トラック上に照射されるように なっている。この状態において、対物レンズ9は 合トラック状態となっている。そして、この合思 点及び合トラック状態において、情報の記録及び 再生が可能となる。

> ところで、光ディスク1から反射されたレーザ 光は、合処点時には対物レンズ9によって平行光 東に変換され、再びピームスプリック8に戻され る。このピームスプリッタ8により反射されたレ - ザ光は、シリンドリカルレンズ10と凸レンズ 11とから成る非点収差光学系12にを介して光 絵出四13上に導かれる。この光検出四13にお いては、フォーカス設差の検出は、レーザ光の形 状の変化を検出することにより行い、また、トラ ッキング誤差の検出は、レーザ光の粘像位置のず

れを検出することにより行われる。

この光検出器13は、非点収差光学系12によ って結除された光を電気信号に変換する4個の光 検出セルによって構成されている。この4個の光 検出セルから出力される信号は、信号処理回路1 7に供給されるようになっている。この信号処理 回路17では、関汞しないフォーカスサーボ回路 において、光検出器13からの信号を入力してフ ォーカスサーポ信号S5を生成する。このフォー カスサーポ信号55は、アクチェータ15に供給 されて、フォーカスサーボループが形成されるよ うになっている。また、図示しないトラッキング サーボ回路において、光検出器13からの信号を 入力してサーポ信号S7を生成し、アクチュータ 16に供給することによりトラッキングサーボル ープが形成されるようになっている。さらに、信 号処理回路17から出力される再生信号S7は、 光ディスク1に記録した情報を示すものであり、 データ復興回路40に供給されるようになってい ٥.

データ復興回路40は、信号処理回路17から の再生信号S7を復興し、制御信号解続除去回路 41に出力するものである。制御信号解説除去回 路41は、情報を記録する際に付加した周期コー ド寺を検出して除去するものであり、これにより、 紀録されているデータのみが再生されるようにな っている。デインタリーブ回路42は、情報の記 録の際に、エラー訂正の可能性を向上させるため に、インターリープ回路53によりインタリープ をされたデータを元に戻すものである。このデイ ンタリープ回路42の出力は、エラー訂正回路4 3に供給されるようになっている。このエラー釘 正回路43は、デインタリープされたデータの 1 ピットあるいは2ピット異常の誤りを訂正するも のである。このエラー訂正回路43における訂正 された再生データは、パッファメモリ44に供給 され、さらに、インターフェイス回路45を介し て外部へ再生信号S8として出力されるようにな っている。

また、半導体レーザ発振器6の記録あるいは再

して、これら何で圧を比較し、その差分を増幅してはほ母S10として出力するものである。基準電圧Vsは、再生に必要21の出力信号を基準の一定であり、増配器21の出力信号を基準なフィードスをはなフィード系をもから、半導体レーザ発展をもからになり、半導体のである。また、インのは、半導体をはなる。とは、10はドライバ23に供給される。

値をサンプルホールド回路 (図示しない) で保持 した電圧信号が入力されるようになっている。 インターフェイス回路50は、外部から供給され る記録データS12の受波しを行なうものであり、 このインターフェイス国路50の出力はパッファ メモリ51に供給されるようになっている。パッ ファメモリ51は、インターフェイス回路50か らの記録データを記憶するものである。このパッ ファメモリ51の出力は訂正コード付加回路51 に供給され、訂正を可能にするための冗長コード が付加されてインターリープ回路53に供給され るようになっている。このインタリーブ回路53 は、パーストエラー発生時の訂正の可能性を向上 させるために、一連のデータの記録位置を散在さ せるためのデータの並べ変えを行なうものである。 このインタリープ回路53の出力は、制御信号付 加回路54に供給されるようになっている。。こ の制御信号付加函路54は、インタリープ回路5 3において並び変えられた記録データに同期コー ド等の制御コードを付加するものであり、この出

パッファメモリ51、訂正コード付加回路52、インタリープ回路53、制御信号付加回路54及びデータ変調回路55の各動作は、転送クロックCK1に同期して行なわれる。この転送クロックCK1は、一定関被数で免援する発展器60の出力を可愛分別回路61により所定周被数に分別して生成されるものである。

可変分別回路(制御手段) 6 1 は、発振器 6 0 が出力する一定買波数のクロック信号を、制御回

路々が出力する設定データS13に基づいて分周 比を決定し、転送クロックCK1として出力する ようになっている。この設定データS13は、子 め、制御回路4の内部に設けられたROM(図示 しない)で構成される変換テーブルにおいて、先 ディスク1のアドレス情報であるトラック番号に 対応して記憶されている。

この変換テーブルには、例えば第6回に示すように、光ディスク1の半径外周方向へ行くに従って、つまりトラック番号が増加するに従って、データの転送クロックCK1の周波数が階段状に高増する特性線G3が得られるような数定データが記憶されている。

ここで、この第6図に示されている特性線 G 1 は、C A V 方式におけるデータ転送クロックの特性を示すものである。光ディスク 1 の半径方向位置 r、 2 r に関係なく。一定の周波数 f によって、データが記録されるようになっている。 従って、第7 関に示すように、半径 r のトラック上では、a 8 、a 1 、 a 2 … の順番にピットが形成され、

そのピットピッチを1(所定間隔)とすると、半 径21のトラック上では、光ディスク1の回転数 は一定であるため、b0、b1、b2…の順番に ピットが形成される。また、そのピットピッチは 21となる。また、第6図に示される特性線 G 2 は、線密度一定記録方式におけるデータ転送クロ ックを示すものである。このデータ転送クロック の周波数は、光ディスク1の半径位置に比例して 高くなるようになっている。すなわち、光ディス ク1の半径1の位置では、データ転送クロックの 国波数 f であるものが、半径が2倍の2cの位置 では、2倍の周波数2!になっている。従って、 半径 r のトラック上では、 a B 、 a L 、 a 2 … の 脳番にピットが形成され、そのピットピッチを 1 とすると、半径2cのトラック上では、ヘッダデ - 夕転送クロックの周波数は2倍の21であるた め、bl、cl、bl、cl、bl…の順番にピ ットが形成され、そのピットピッチは1となる。 そのため、光ディスクの内間側、外周側に関係な く一定の記録密度となるようになっている。

すなわち、記録方式によれば、半径2 rのトラック上での記録容益を半径 r のトラック上での記録容益を半径 r のトラック上での記録容益より実質的に大となるようにしているが、半径2 r のトラック上での線密度より実質的に小となるように制御しているものである。そのため、情報の記録容

ックループ)制御回路によって行なわれる。 このPLL制御回路の基本構成は、第3関に示すように、位相比較器71、ループフィルタ72選圧制御発掘器(VCO)73及び分周器74より成り、これら各要素によりフィードバックループが 形成されるようになっている。

一般に、光ディスク1からの再生信号の2値低子・フタルを割されており、このデジタル変調されてクロック信号を分離するために、二値化のようには一つなれる。このために、人力パルスが入ったとのようになる。この場合の位相比較特性は、第4回に示すようになる。

このように、入力パルスのエッジがきたときに、 出力との位相を比較するため、位相ロックを行う 関波数が、第4個に示すように複数箇所存在する ことになる。このため、実際には、関波数異常検 知回路86を用いて、第5回に示すように、情報 の再生時に、デジタル変調信号からの正しいクロ はは比較的に大きくすることができ、さらに、光 ディスク 1 の外関部分での記録を安定に行なうこ とのできる。

また、この記録方式にけるデータの転送クロックは、半径位置に応じて直接的に変化させる。 はなく、階段状に変化をせるようになっている。 この方式により、可変分のである。この際、予めなたトラック番号はよう になる。この際、予めなたトラック番号は、 データの転送クロックが階段状に変化するよう などデータが、制御回路4のROMに形成された 変換テーブルに記憶されているものである。

一方、光ディスク1からの再生は、転送クロックCK1とは同期していない。そのために、データ復興回路40、制御信号解説正回路41、ディンタリーブ回路42、エラー訂正回路43、パッファメモリ44に供給されるクロックは、再生したデジタル変調信号に含まれるセルフクロックを分離することにより行なわれる。このクロックの分離は、データ復興回路40に含まれるクロック分離回路としてのPLL(移送ロスクロック分割を表現してのPLL(移送ロスクロックの分割を表現してのPLL(移送ロスクロックの分割を表現してのPLL(移送ロスクロックの対象を表現してのPLL(移送ロスクロックの分割を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(移送の方式を表現してのPLL(を表現してのPLL(を表現しての方式を表現しての方式を表現しての方式を表現しての方式を表現している。

ック分離が行なわれるように、PLL制御回路が 構成されている。

第5図において、半径位置の異なるアドレスを 分にアクセスを行なう際に、アドレスに応じたた 数クロックの過波数での比較を行なわせて、 を働かせて、foの周波数での比較を行なわせる。 おいて、アクセスを行なった際に、出力切換 1 に おり位相比較器 8 2 から位相比較器 8 1 に 切りロックの分離が行なわれ、ヘッダ情報の解読 等を行なうことができるようになっている。

この既、情報の記録時においては、転送クロックCK1を階段状に変化させつつ情報を記録を行なっているため、切換り部分では関波数が異なる。このために、階段状の1つの関波数の空が大きいと、アクセス時に予め定めた転送クロックの関波を見い位相ロックが行なわれず、ヘッダ情報の解決を行なうことができなくなる。 そのため、この は 数差を構接する転送クロック 間波数を用いた

デジタル変調のデータの解読限界より小さくする。 これにより、指定と異なる時の転送クロック領域 にアクセスした場合でも、ヘッダ情報を正しく解 読することができ、目標アドレスに再アクセスす ることが可能となる。

一例として、デジタル変異方式の1つである2
- 7コード変異でのデータ解説限界は、 ± 6 . 2
5 %となって、 この場合、、 対 の で な な な な で い な く っ て い は 知 か つ の な な な で と し 小 さ く す れ は 関 の で な と し か さ く す れ に 散 段 の で は は 、 1 % 程度 の を 化 は は 、 1 % 程度 に す な な り の を 化 は 、 1 % 程度 に す な よ で で が り の 指定を 容易に す る と と も に 、 ア ク セ ス 上 の 間 知 も 解 有 す る も の と なって い る。

次に、先ディスク1の半径方向位置と記録密度 (ピットピッチ)との関係について説明する。 集 光されたレーザ光の熱エネルギーで記録ピットの 形成が行なわれるヒートモード記録においては、 集光スポットのエネルギー密度が光ディスク1の

らず一定となっている。また、記録の最内局半径 ェで、この記録のパルス框TPの決定、記録ビッ トピッチの最適化等を行ない、記録パワーを変え て記録を行ない、その後再生を行なうことにより、 この時に再生可能な範疇の記録レーザパワーの下 段がp2であり、上限がp1であることが判明し た。記録レーザパワーの下限は、最内耳の半径で でp2、外周の半径2~でp4であり、p4>p 2 となる。これは、外層では終速が大(2倍)と なるため、この線速の影響を受けて、情報の記録 の下限レーザパワーを多く必要とするためである。 また、記録レーザパワーの上限は、内耳の半径で でp1、外別の半径2mでp3で示され、この上 限はpi<p8となっている。この理由は、一定 の記録パルス幅の下では、記録パワーを大きくし ていくと、外周事になるにつれて、形成される記 経ビットが大きくなるためであり、結局、記録レ ーザパワーマージンが小さくなる。そのため、こ の記録レーザパワーマージンは、装置の長期安定 性、信頼性の観点から、可能な限り広い方が望ま

半径方向位置によらず一定のもとでは、記録条件 は、レーザの光出力P(W:ワット)とパルス個 Tp (s:砂)との鞋、つまりエネルギーJ=P ×Tpと光ディスク1の感度とから決定される。 この際、レーザ光出力の大きさにも制限があるな かで、可能な限りの高速記録が要求される。この 場合、記録範囲が半径方向位置で2倍の場合、内 周側に比べて外周側では、回転数一定の下では、 2倍の稼速となる。そのため、内耳側と外周側と で同一の記録条件とするには、記録エネルギーを 一定とし、維速の影響を除去するために、内局側 **J 1 - P 1 × T p 1 とすると、最外間では J 2 -**(2P1) ×Tp 1/2) = J1とするのが望ま しい。しかしながら、現実にはレーザパワーの制 限から困難である。このため、回転数一定の線密 皮一定方式における記録条件が非常に難しくなっ ている。

第8世は、練密度一定の記録方式における記録 パワーのマージンの特性を示すものである。 記録 パルス幅下p は、光ディスクの半径方向位置によ

しい。また、光ディスクの記録位置に影響されずに一定であることが望ましい。そこで、例えば第8回の点線でで示した記録レーザパワーの上限が得られ、pl - 2 = p5 - p4 となる記録レーザパワーマージンを得るために、光ディスク1の外間になるに従って、記録ピットピッチを少しづっ広げて記録するようにしている

Z.

以上説明したように、この記録方式によれば、 CAV方式によって記録された場合の記録容量と CLV方式によって記録された場合の記録容量と の中国より実質的に大となるようにするために、 記録手段に供給される光ビームの転送タイミング を制御するようにした。そのため、光ディスク1 の1枚当りの記憶容益をCLV方式と比較してそ れ程低下させず、外周にいくに従って粮密度が小 さく(ピットピッチが大きくなる)ので、記録条 件が大幅に援和させることになる。すなわち、本 方式によれば、例えば記録するCAV方式に対し て、外周2gの位置で、約10%程度ピットピッ チが広くなるように記録する。これにより、記録 容量はほぼCLV方式と同等で、記録レーザパワ ーマージンも内外周とも安定に確保でき、より信 質性の高い情報記録装置を提供することができる。 また、本紀録方式によれば、紀録ピットピッチを 徐々に広げるのに楽し、記録のタイミングである 転送クロックを階段状に変化させ、1つの階段当

成を示す図、第6図は転送タイミングを説明する ための図、第7図は記録ピットピッチを説明する ための説明図、第8回は記録レーザパワーマージ ンを説明するための図である。

1 … 光ディスク、

4 -- 制御回路

5 ~ 紀錄手段

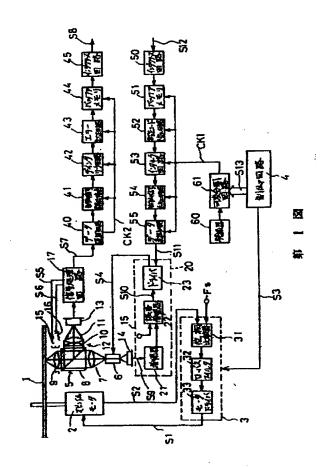
りの転送クロックの変化を1%程度、すなわち全体で約100階段程度にした。そのため、転送クロックの生成を容易にするとともに、所定トラックへのアクセスも正確に行なうことができる。

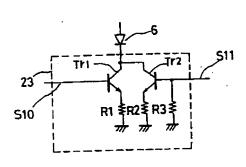
[発明の効果]

以上群迷したように本発明によれば、記録容益を大きくし、かつアクセス時間の短線を図ることができることから、CAV方式とCLV方式の双方の記録方式の利点を得ることができ、さらに、光ディスクの外周側部分での情報の記録及び再生を安定に行なうことができる情報記録装置を提供することができる。

4. 図面の簡単な説明

第1回は本発明の一実施例である情報記録装置の概略構成を示す図、第2回は第1回に示す情報記録装置のドライバの構成を示す回路図、第3回は第1回に示す情報記録装置のPLL制御回路の基本構成を示す図、第4回は第3回に示すPLL制御回路の動作を説明するための波形図、第5回はクロック分種回路としてのPLL制御回路の構





第 2 図

